

MINOLTA

α-9

□ □ □ □ □



[illegible]




△ □
□ □ □ □ □ □ □ □ □ □

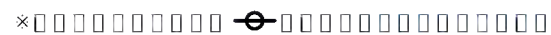
● 1 2 3 4 5 6 7 8 9 10 11 12 13 14 15 16 17 18 19 20 21 22 23 24 25 26 27 28 29 30 31 32 33 34 35 36 37 38 39 40 41 42 43 44 45 46 47 48 49 50 51 52 53 54 55 56 57 58 59 60 61 62 63 64 65 66 67 68 69 70 71 72 73 74 75 76 77 78 79 80 81 82 83 84 85 86 87 88 89 90 91 92 93 94 95 96 97 98 99 100 101 102 103 104 105 106 107 108 109 110 111 112 113 114 115 116 117 118 119 120 121 122 123 124 125 126 127 128 129 130 131 132 133 134 135 136 137 138 139 140 141 142 143 144 145 146 147 148 149 150 151 152 153 154 155 156 157 158 159 160 161 162 163 164 165 166 167 168 169 170 171 172 173 174 175 176 177 178 179 180 181 182 183 184 185 186 187 188 189 190 191 192 193 194 195 196 197 198 199 200 201 202 203 204 205 206 207 208 209 210 211 212 213 214 215 216 217 218 219 220 221 222 223 224 225 226 227 228 229 230 231 232 233 234 235 236 237 238 239 240 241 242 243 244 245 246 247 248 249 250 251 252 253 254 255 256 257 258 259 260 261 262 263 264 265 266 267 268 269 270 271 272 273 274 275 276 277 278 279 280 281 282 283 284 285 286 287 288 289 290 291 292 293 294 295 296 297 298 299 300 301 302 303 304 305 306 307 308 309 310 311 312 313 314 315 316 317 318 319 320 321 322 323 324 325 326 327 328 329 330 331 332 333 334 335 336 337 338 339 340 341 342 343 344 345 346 347 348 349 350 351 352 353 354 355 356 357 358 359 360 361 362 363 364 365 366 367 368 369 370 371 372 373 374 375 376 377 378 379 380 381 382 383 384 385 386 387 388 389 390 391 392 393 394 395 396 397 398 399 400 401 402 403 404 405 406 407 408 409 410 411 412 413 414 415 416 417 418 419 420 421 422 423 424 425 426 427 428 429 430 431 432 433 434 435 436 437 438 439 440 441 442 443 444 445 446 447 448 449 450 451 452 453 454 455 456 457 458 459 460 461 462 463 464 465 466 467 468 469 470 471 472 473 474 475 476 477 478 479 480 481 482 483 484 485 486 487 488 489 490 491 492 493 494 495 496 497 498 499 500 501 502 503 504 505 506 507 508 509 510 511 512 513 514 515 516 517 518 519 520 521 522 523 524 525 526 527 528 529 530 531 532 533 534 535 536 537 538 539 540 541 542 543 544 545 546 547 548 549 550 551 552 553 554 555 556 557 558 559 560 561 562 563 564 565 566 567 568 569 570 571 572 573 574 575 576 577 578 579 580 581 582 583 584 585 586 587 588 589 590 591 592 593 594 595 596 597 598 599 600 601 602 603 604 605 606 607 608 609 610 611 612 613 614 615 616 617 618 619 620 621 622 623 624 625 626 627 628 629 630 631 632 633 634 635 636 637 638 639 640 641 642 643 644 645 646 647 648 649 650 651 652 653 654 655 656 657 658 659 660 661 662 663 664 665 666 667 668 669 670 671 672 673 674 675 676 677 678 679 680 681 682 683 684 685 686 687 688 689 690 691 692 693 694 695 696 697 698 699 700 701 702 703 704 705 706 707 708 709 710 711 712 713 714 715 716 717 718 719 720 721 722 723 724 725 726 727 728 729 730 731 732 733 734 735 736 737 738 739 740 741 742 743 744 745 746 747 748 749 750 751 752 753 754 755 756 757 758 759 760 761 762 763 764 765 766 767 768 769 770 771 772 773 774 775 776 777 778 779 780 781 782 783 784 785 786 787 788 789 790 791 792 793 794 795 796 797 798 799 800 801 802 803 804 805 806 807 808 809 810 811 812 813 814 815 816 817 818 819 820 821 822 823 824 825 826 827 828 829 830 831 832 833 834 835 836 837 838 839 840 841 842 843 844 845 846 847 848 849 850 851 852 853 854 855 856 857 858 859 860 861 862 863 864 865 866 867 868 869 870 871 872 873 874 875 876 877 878 879 880 881 882 883 884 885 886 887 888 889 890 891 892 893 894 895 896 897 898 899 900 901 902 903 904 905 906 907 908 909 910 911 912 913 914 915 916 917 918 919 920 921 922 923 924 925 926 927 928 929 930 931 932 933 934 935 936 937 938 939 940 941 942 943 944 945 946 947 948 949 950 951 952 953 954 955 956 957 958 959 960 961 962 963 964 965 966 967 968 969 970 971 972 973 974 975 976 977 978 979 980 981 982 983 984 985 986 987 988 989 990 991 992 993 994 995 996 997 998 999 1000 1001 1002 1003 1004 1005 1006 1007 1008 1009 1010 1011 1012 1013 1014 1015 1016 1017 1018 1019 1020 1021 1022 1023 1024 1025 1026 1027 1028 1029 1030 1031 1032 1033 1034 1035 1036 1037 1038 1039 1040

[illegible]

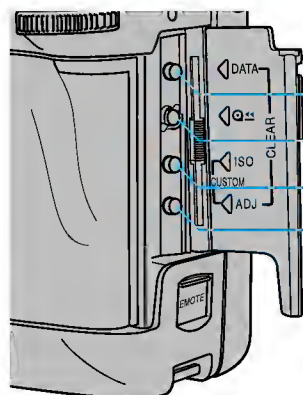
目 次	4
目 次	9
目 次	10
目 次	11
目 次	12
目 次	13
目 次	14
目 次	16
目 次	16
目 次	17
目 次	20
目 次	20
目 次	21
目 次	22
目 次	23
目 次	24
目 次	25
目 次	27
目 次	28
目 次	30
目 次	31
目 次	32
目 次	33
目 次	34
目 次	35
目 次	36
目 次	38
目 次	40
目 次	43
目 次	44
目 次	46
目 次	48
目 次	50

目 次	51
目 次	52
目 次	54
目 次	56
目 次	58
目 次	59
目 次	60
目 次	61
目 次	61
目 次	62
目 次	63
目 次	64
目 次	66
目 次	67
目 次	68
目 次	73
目 次	74
目 次	75
目 次	76
目 次	79
目 次	80
目 次	81
目 次	82
目 次	84
目 次	96
目 次	96
目 次	97
目 次	98
目 次	100
目 次	102
目 次	104
目 次	106
目 次	107
目 次	108
目 次	109
目 次	110
目 次	112

```
*00000000000000000000  
0 00000000
```

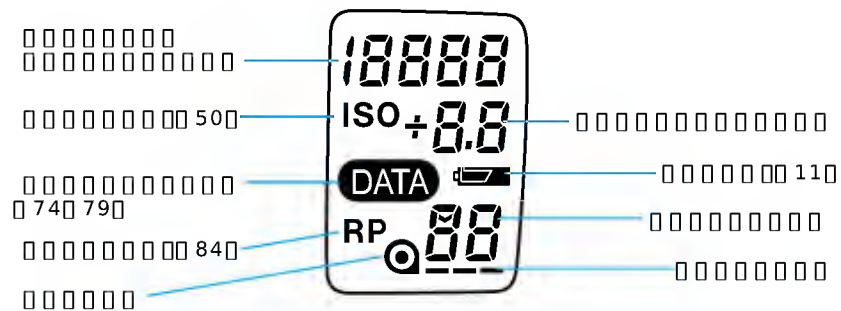


□ □ □ □ □ □



□ □ □ □ □ □ □ □

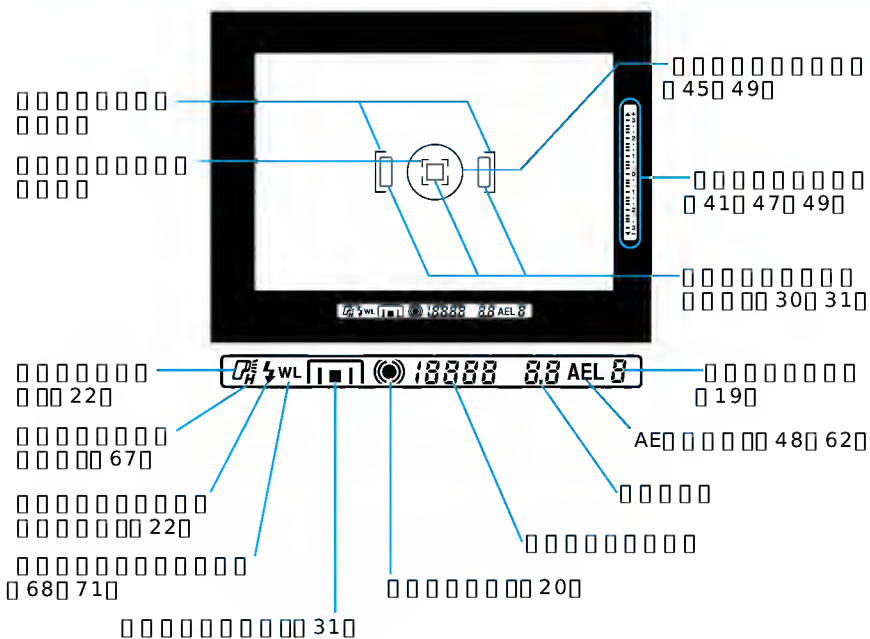
□ □ □ □ □ □



*6□7□□□□□□□□□□□□□□□□□□□□□□□

6

□ □ □ □ □ □ □ □ □



□ □ □ □ □ □ □

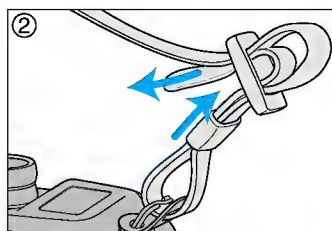
[illegible][illegible][illegible]

7

α -9 100% 5.5 4.5 1/12000 1/300 3 AF

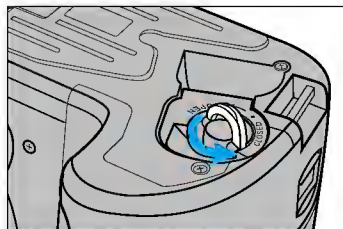
[illegible][illegible][illegible]

□ □

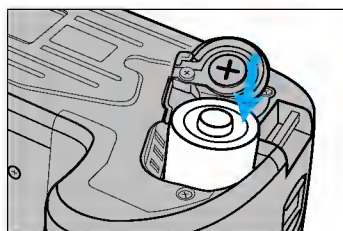


3V CR123A 2

3V CR123A 2



1. OPEN
 1. OPEN
 1. OPEN



2. CLOSE
 2. CLOSE
 2. CLOSE

VC-9 2CR5 3 Ni-Cd

ON

ON



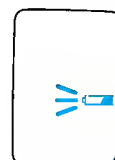
—



—

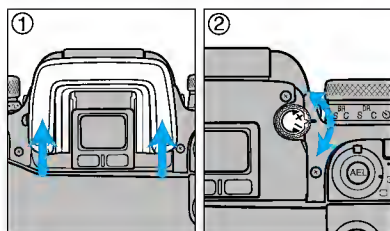
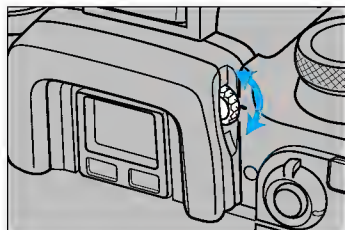
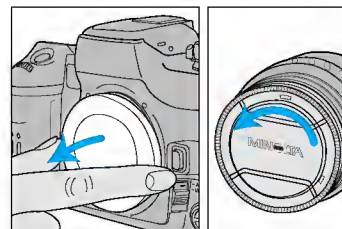


—

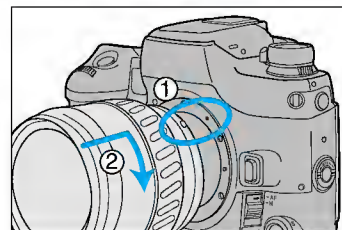



—

ON

[illegible][illegible][illegible]

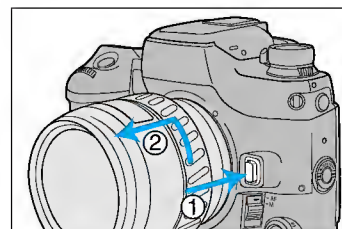
1. □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
□ □ □ □ □ □ □ □



2. 

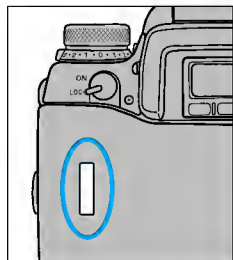
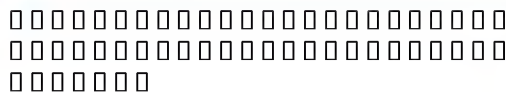
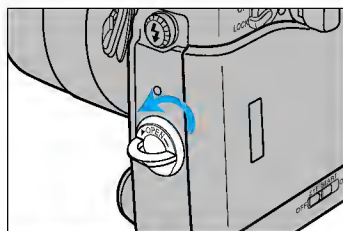
[illegible]

A diagram of a 5-bit shift register. It consists of five rectangular cells arranged horizontally. Each cell has an input on the left and an output on the right. The inputs are labeled A, B, C, D, and E from left to right. The outputs are also labeled A, B, C, D, and E from left to right. The output of the first cell (A) is connected to the input of the second cell (B), and so on, forming a chain.

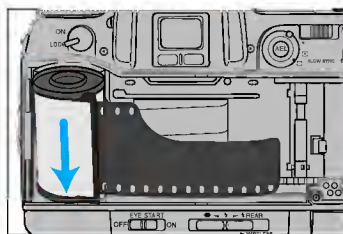


□ □ □ □ □ □ □ □ □ □ □ □ □ □ ① □ □
□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
□ □ □ □ ② □

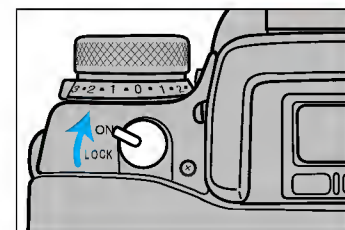
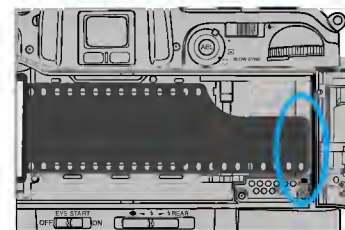
[illegible][illegible][illegible]

[illegible]

1. OPEN



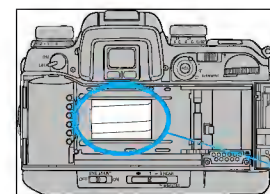
2. □ □ □ □ □ □ □ □ □ □ □ □ □ □



0 0 0 0 0 0 0 0 0 0
0 0 0 0 0 0 0 0 0 0
0 0 0 0 0 0 0 0 0 0
0 0 0 0 0 0 0 0 0 0
0 0 0 0 0 0 0 0 0 0
0 0 0 0 0 0 0 0 0 0



A 10x10 grid of small squares. The 3rd row and 3rd column are highlighted in blue, representing the number 30.



□ □ □ □ □ □

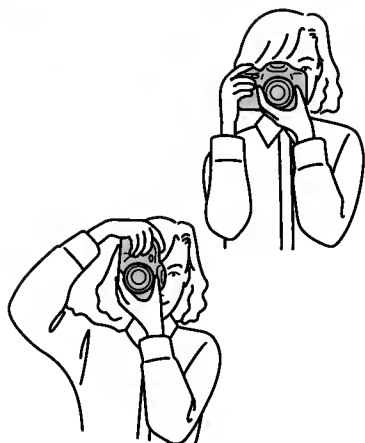
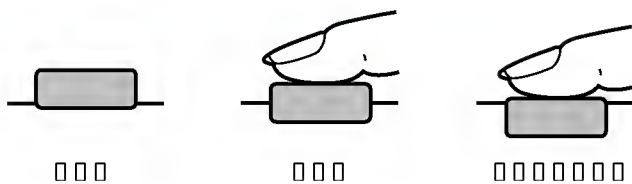
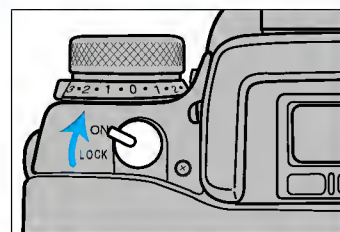
DX 36 37 36



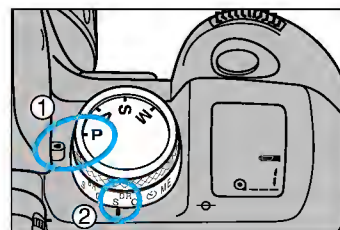
3. □□□□□□□□□□□□□□□□
□□□□□

4.

5. ON

[illegible][illegible]

1. ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ON ☐ ☐ ☐ ☐ ☐



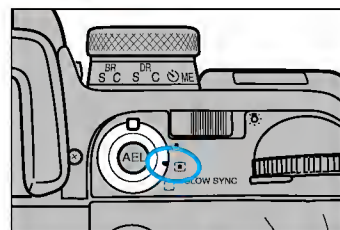
2. □ □ □ □ □ □ □ □ □ □ □ □

☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☒

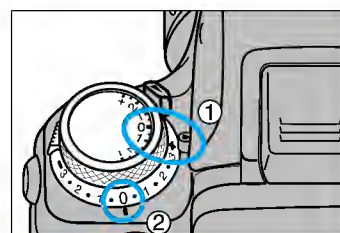
☐ ☐

☐ ☐ ☐ ☐

DR S ②



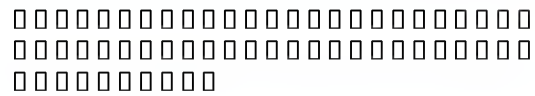
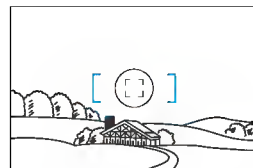
14



☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ 0 ☐ ☐ ☐ ☒

☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ 0 ☐ ☐ ☐ ☐ ② ☐

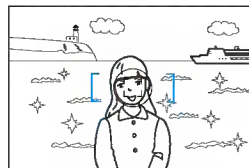
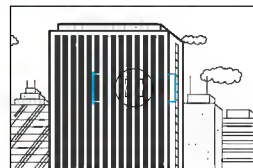
Page 10 of 10

[illegible][illegible]

```

    0 0 0 0 0 0 0 0 0 0
[  ] 0 0 0 0 0 0 0 0 0 0
0 0 0 0 0 0 0 0 0 0

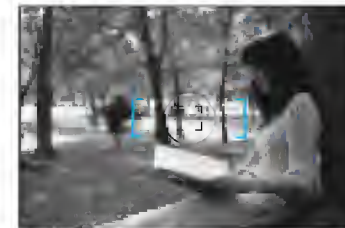
```



```
0000000000000000[ ]0000000000
000000000000[ ]000000000000
0000000000000000000000000000
00000000000000000000000000[ ]0
0000000000000000000000000000
00000000000000000000000000
```



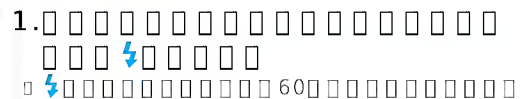
1. □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
□ □ □ [] □ □ □ □ □ □ □ □ □ □ □ □
□ □ □ □ □ □ □ □






2. □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
□ □ □ □ □ □ □ □ □

3.

000000024mm0000000000000000000012ISO100000
000000000000000000000000000000000000



 Personnel	Personnel Management
 Weather	Weather Forecast
 Weather	Weather Forecast

22

[illegible]

	ISO 100	
F2.8	1.0 m	4.3 m
F3.5	1.0 m	3.4 m
F4	1.0 m	3.0 m
F5.6	1.0 m	2.1 m

[illegible]

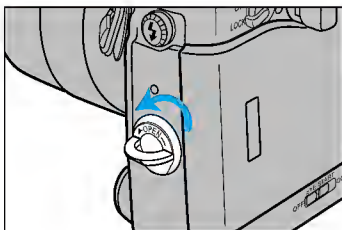
0

□ AF□ □ □ 17-35mm F3.5G	□ AF□ □ □ 28-85mm F3.5-4.5
□ AF□ □ □ 28-70mm F2.8G	□ AF□ □ □ 28-135mm F4-4.5

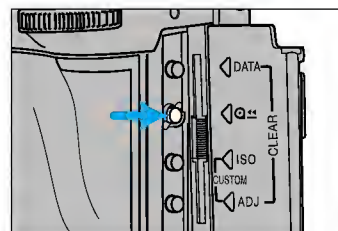
[illegible]

AF 300mm F2.8
AF 600mm F4

[illegible]



2. ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ OPEN ☐ ☐ ☐ ☐
☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐
☐ ☐ ☐ ☐

[illegible]

0
0 81 85 0 0 0
0 0



000000000030000000000000000000000000000000
0000000000000000

[illegible]

AF □ □ □ □ □ □ □ □ A □

[illegible]

□ □ □ □ □ □ □ AF □ C □

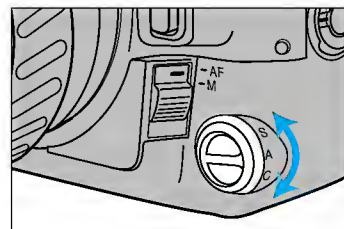
[illegible]

□ □ □ □ □ □ AF □ S □



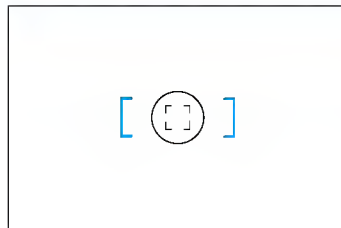
000000000000000000000000
000000000000000000000000
000000000000000000000000
0000000000000000000000
0000000052000000000000AF
0S00000000000000005.500000
000000000

□ □ □ □ □ □ □ □ AF □ □ □ □ □ □ □ □ □ □

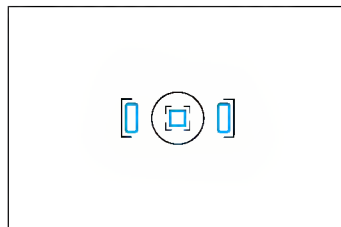
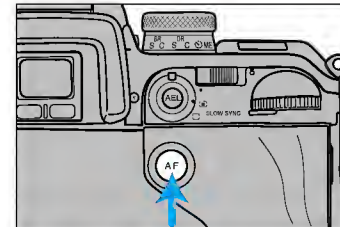


AF [] [] [] [] [] [] [] [] A [] C [] [] [] S
[] [] [] [] [] []

[illegible]



□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
 □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
 □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □
 □ □

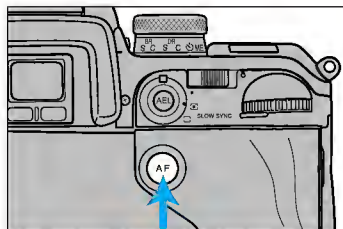
[illegible]
$$[\text{ } \odot \text{ }]$$


☐ AFD

☐ AFD



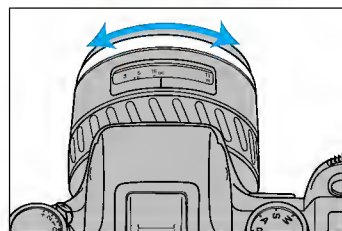
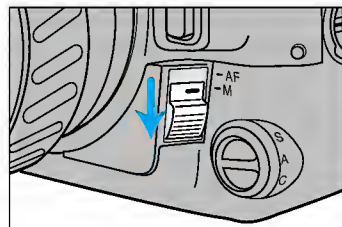


- [illegible]

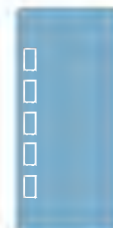
[illegible]

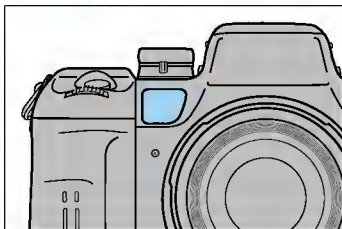
☐ ☐

☐ ☐

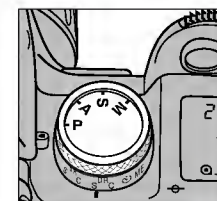


- [illegible]

[illegible]

AF [illegible]

- [illegible]

[illegible]

- ```
P 0 0 0 0 0 0 0 0
0 0
0 0
0 P 0
0 0 0 0 0 0 P A / P s 0 0 0 0 8 1 0 9 3 0 0 0 0 0 0
```

A 36

**Figure 1**

The figure displays a hierarchical arrangement of rectangular modules. The top row consists of 16 boxes, followed by a middle row of 18 boxes, and a bottom row of 9 boxes. Each box contains internal structural details, such as smaller rectangles and connecting lines. Several boxes across all three rows are highlighted with a light grey background, suggesting they represent active or selected components in the overall architecture.

S □ □ □ □ □ □ □ □ □ □ □ □ 38 □ □ □ □

[illegible]

M 40

☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐

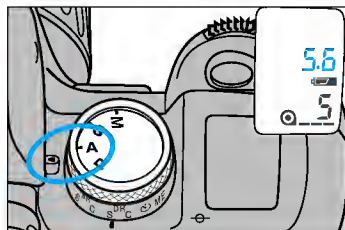
☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐

☐ ☐

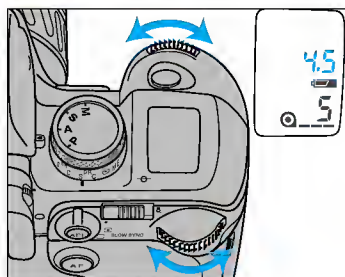
- [illegible]



A □ □ □ □ □ □ □ □ □ □

[illegible]

1.          A



2. □□□□□□□□□□□□□□□□  
□□□□□□□

□ □ □ □ □ □ □ □ 1/2 □ □ □ □ □ □ 1/2 □ □ □ □  
 □ □ □ □ □ □ □ □ 1/2 □ □ □ □ □ □ 1/3 □ □ □ □ □ □  
 □ □ □ □ 1/3 □ □ □ □ □ □ □ □ □ □ □ □ □ □ 47 □ □ □ □  
 □ □ □ □

[illegible]


## A□ □ □ □ □ □ □ □ □ □

☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ON ☐ ☐ ☐ ☐

☐ ☐ ☐ ☐

[illegible][illegible][illegible]

— 11 —

[illegible][illegible][illegible]

```

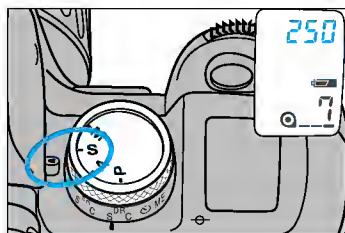
00 00 F1.40 20 00 00 00 00 00 00 00 00 00
00 00 00 00 00 00 00 00 00 00 00 00 00 00
0 F160 2200 00 00 00 00 00 00 00 00 00 00
00 00 00 00 00 00 00 00 00 00 00

```

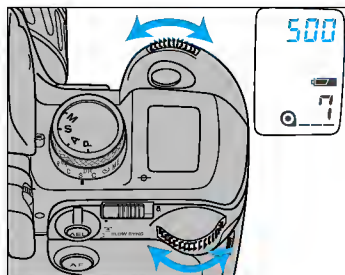
[illegible]

## S 快门速度

快门速度是指相机快门打开的时间长短，单位是秒。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。



1. 快门速度



2. 快门速度

快门速度的范围通常在 1/4000 到 30 秒之间。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。



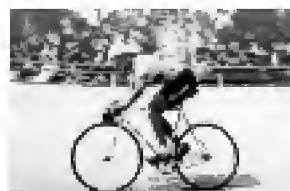
快门速度的范围通常在 1/4000 到 30 秒之间。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。

## S 快门速度

快门速度是指相机快门打开的时间长短，单位是秒。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。

快门速度的范围通常在 1/4000 到 30 秒之间。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。

## 快门速度



快门速度

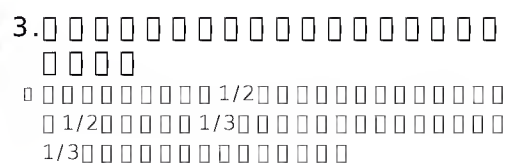
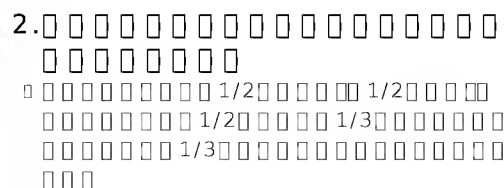


快门速度

快门速度的范围通常在 1/4000 到 30 秒之间。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。

快门速度的范围通常在 1/4000 到 30 秒之间。快门速度越快，照片越清晰；快门速度越慢，照片越模糊。快门速度的范围通常在 1/4000 到 30 秒之间。

A000S0000000000000000000000000000000000  
0000000000000000000000



☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ON ☐ ☐ ☐ ☐  
☐ ☐ ☐


- [illegible]

M  
0  
0

The diagram shows two 8-bit numbers being added. The first number is 01010101 (55) and the second number is 10101010 (170). The sum is 11111111 (255). The carry-out of the 8th bit is 1, which is the 9th bit of the sum.

$$\begin{array}{l} \vdots \\ -0 \\ \vdots \\ 1 \\ - \\ 2 \end{array} \left| \begin{array}{l} 1.5 \\ 1/2 \end{array} \right| \quad \begin{array}{l} \vdots \\ -1 \\ \vdots \\ -0 \\ \vdots \\ 1 \end{array} \left| \begin{array}{l} 1.3 \\ 1/3 \end{array} \right|$$

```
0 0000000000 46 00000000 1/2 0000000000000000000000000000000000
 0000 1/2 0000000000000000000000000000 1/3 00000000000000000000
 0000 1/3 0000000000
```

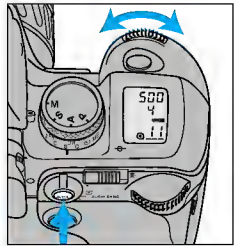


[illegible]

11111111

M

M



1.

2. AE

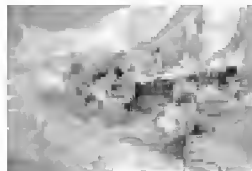
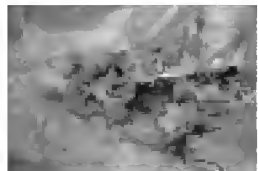
AE

1/3 47 1/3 1/12000

18% 46 M

M

14



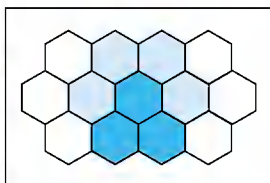


[illegible]

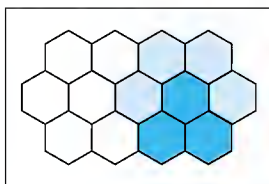
```

00000014000000000000000000000000130000000000000000000000
00000000000000001400
00
00
00

```

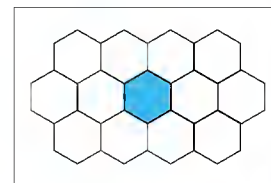



14 □ □ □ □ □ □ □ □ □ □  
□ □ □ □ □ □ □ □ □ □

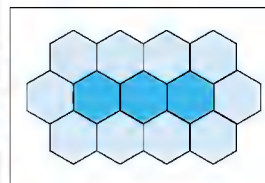


14

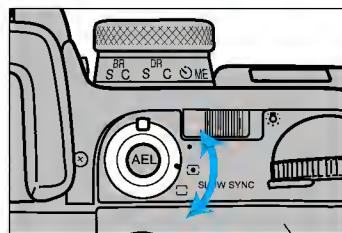
00000010000000000000000000000000000000000000000  
00000000000000000000000000000000000000000000000  
0000000000000000000000000000AEO0000048000000000  
00



00000000000000000000000000000000000000000000000000000  
0000000000000000000000000046000000000000000



□ □ □ □ □ □ □ □

[illegible]

505

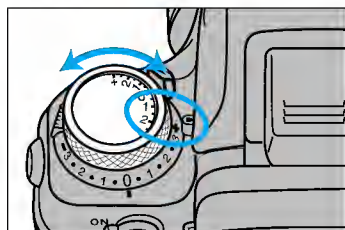




□ □ □ □ □ □

44

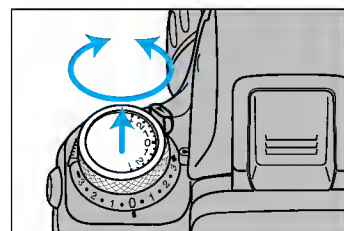
□ □ □ □ □ □

[illegible][illegible][illegible]

□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □  
 □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □  
 □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

□ □ □ □ □ 1/2 □ □ □ □ □ □ □ □ □ □ □ ± 3 □ □ □ □ 1/3 □ □ □ □ □ □ □ □ □ □ □  
□ ± 2 □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

$\frac{1}{94} \approx 0.010638$

[illegible]

**1.** □ □ □ □ □ □ □ □ ± 0 □ □ □ □ □ □ □  
□ □ □

2.  $\pm 0^\circ$

0

[illegible]

$\frac{1}{2}$



```

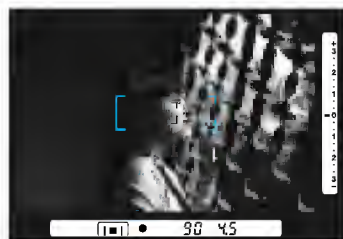
0
1
- 2

```

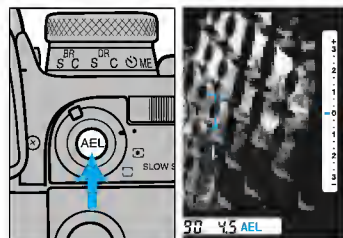
2  
1  
0

## AE

AE



1.



2. AE



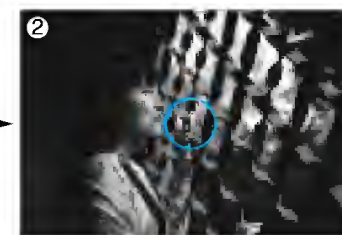
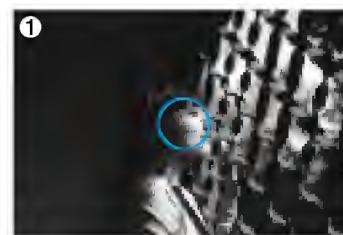
3. AE

4. AE

AE

## P/A/S

AE



14

① AE

②

① AE

②

470

$\pm 3$

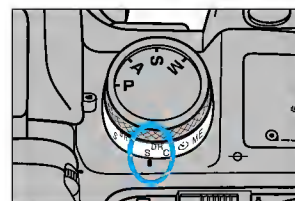
[illegible]

4. □ □ □ □ □ □ □ □ □ □ □ □ □ □

[illegible]

\* ☐ ☐ ☐ ☐ ☐ ☐

ISO 10000 ISO 20000  
 10000 20000  
 10000 20000

[illegible]

DR S  
DR S  
DR S

□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

DR [ ] [ ] [ ] [ ] [ ] Drive [ ]

Single

Continuous

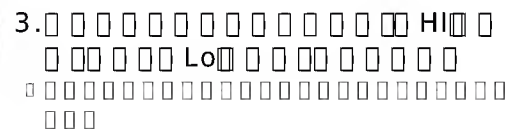
BR [ ] [ ] [ ] [ ] [ ] [ ] Bracket [ ]

Single

Continuous



☐ ME ☐ Multiple Exposure



DR C

[illegible][illegible]

000000000000000073000000500000000000

DM-9

0000 4.5000000000

□ □ □ □ □ □ □ □ □ □ QD-9 □ □ □ □ □ □ □ □ □ □ 2 □ □ □ □ □ □ □ □ □ □

[illegible][illegible]

AF000A00000000C00000000000 4.50000

Lo \_\_\_\_\_ 20\_\_\_\_

[illegible][illegible]

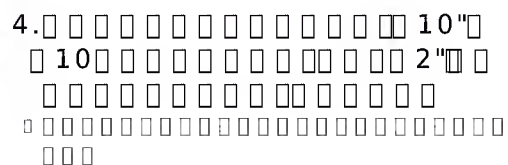
81 84

[illegible][illegible]

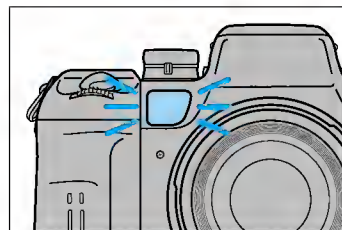
11

[illegible][illegible][illegible]

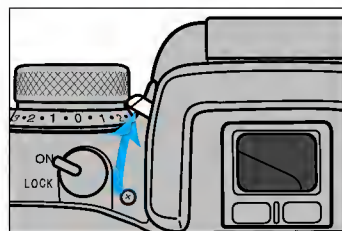
**1.**



5. □ □ □ □ □ □ □ □

[illegible]

```
00000000 10000000000000000000000000000000 LOCK00000000
00000000 00
0000
```



☐ 10 ☐ 20 ☐ 30 ☐ 40 ☐ 50 ☐ 60 ☐ 70 ☐ 80 ☐ 90 ☒ 100







A diagram of the front of the device. On the left is a circular dial with markings for 'P', 'A', 'G', 'M', 'S', and 'ME'. To its right is a large rectangular button with a blue arrow pointing to it. Further right is a digital display showing '60', '4', and '12' in blue, with a battery icon and a small 'M' icon.

A diagram showing a large rectangle with a smaller rectangle inside it. The smaller rectangle is divided into three equal squares.





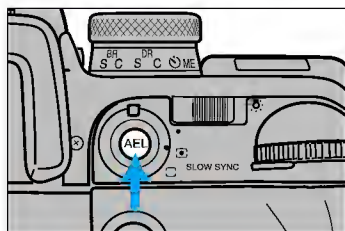




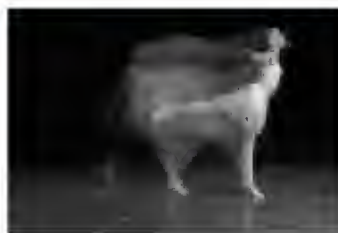
□ □ □ □ □ □ □ □ □



□ □ □ □ □ □ □ □ □ □

[illegible]

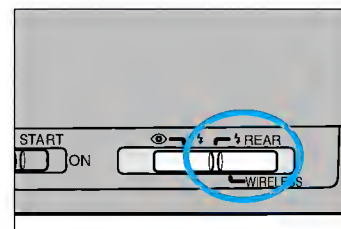
**AEL**

[illegible]

□ □ □ □ □ □ □ □

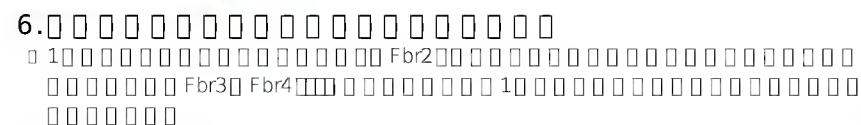
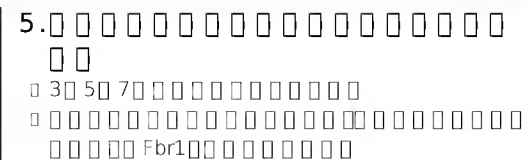
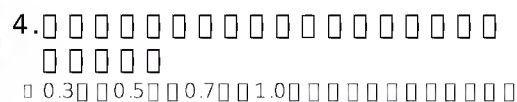
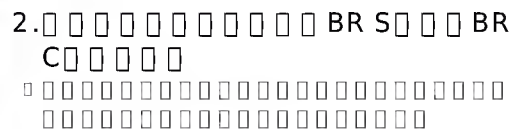
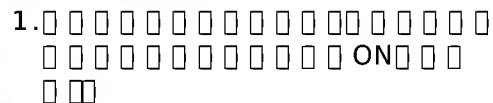
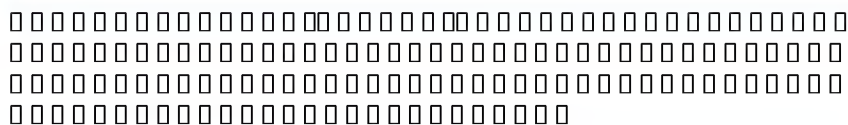


10101010

[illegible]

- [illegible]

[illegible]



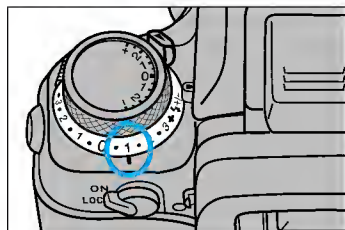
□ □ □ □  
 □ □ □ □ □ □ □ □ □ □ □ □ □ □  
 □ □ □ □ □ □ □ □ □ □ □ □ □ □ 0.5 □ □ □ □ □ 5 □ □ □ □ □  
 $\pm 0 \rightarrow -0.5 \rightarrow 0.5 \rightarrow -1.0 \rightarrow +1.0$   
 □ - □ □ □ □ □ □ □ □ □ □ □ □ □ □ -1.0  $\rightarrow -0.5 \rightarrow \pm 0 \rightarrow 0.5 \rightarrow +1.0$  □  
 □ □ □ □ □ □ □ □ 81 □ 89 □ □ □ □ □ □ □ □

[illegible]

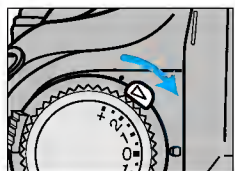
## ISO 感度設定

ISO 感度は、撮影時の被写体の明るさや動きに合わせて設定します。ISO 感度を設定すると、カメラの感度が上がり、暗い場所でも撮影できるようになります。

ISO 感度を設定する方法は、カメラのメニューから設定します。



ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。



ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。

ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。

## ISO 感度設定 HSS

ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。



ISO 感度を設定する方法は、カメラのメニューから設定します。



ISO 感度を設定する方法は、カメラのメニューから設定します。

ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。



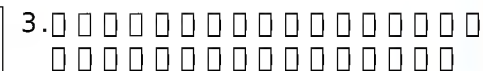
ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。

ISO 感度を設定する方法は、カメラのメニューから設定します。ISO 感度を 1/2 倍に設定すると、感度が  $\pm 3$  倍になります。



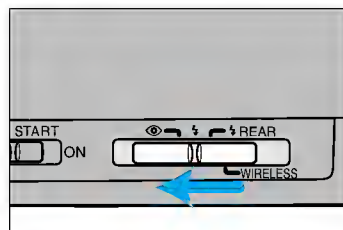
☐ □□□□□□□□□□□□□□□□  
□□

☐ □□□□□□□□ 1/60 □□□□□□□□□□  
□□

[illegible]



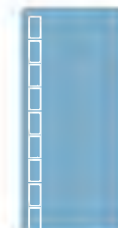
□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □



- [illegible]

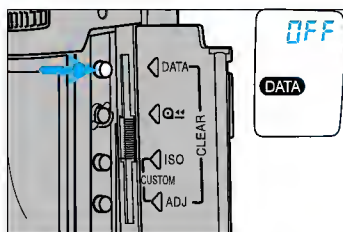
72

00000000000000000000000070000000000000  
00000000000000000000000000000000000000  
00000000000000000000000070000000000000  
000

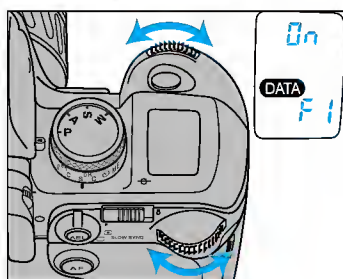
[illegible]

73





1. DATA OFF  
 DATA OFF  
 DATA OFF

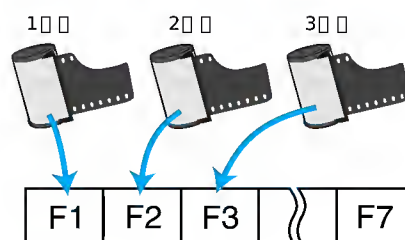


2. On  
 On  
 On
3. DATA  
 DATA  
 DATA

DATA OFF  
 DATA OFF  
 DATA OFF  
 DATA OFF



DATA OFF  
 DATA OFF  
 DATA OFF  
 DATA OFF



DATA OFF  
 DATA OFF  
 DATA OFF  
 DATA OFF



DATA F3  
 DATA F3  
 DATA F3  
 DATA F3

DATA OFF  
 DATA OFF  
 DATA OFF  
 DATA OFF

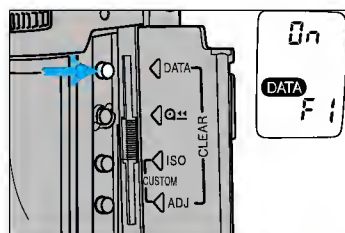
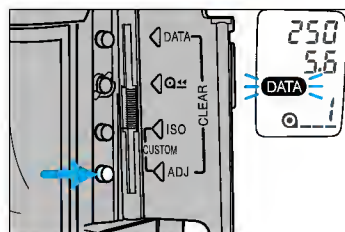
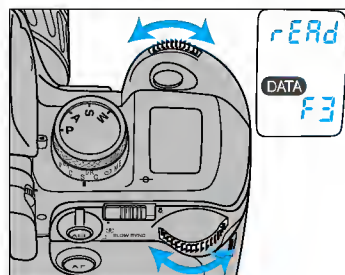


ArEA F1  
 ArEA F1  
 ArEA F1  
 ArEA F1

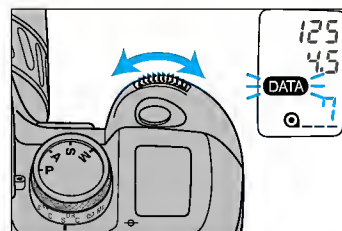


DATA 12  
 DATA 12  
 DATA 12  
 DATA 12

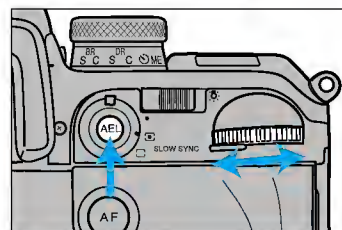
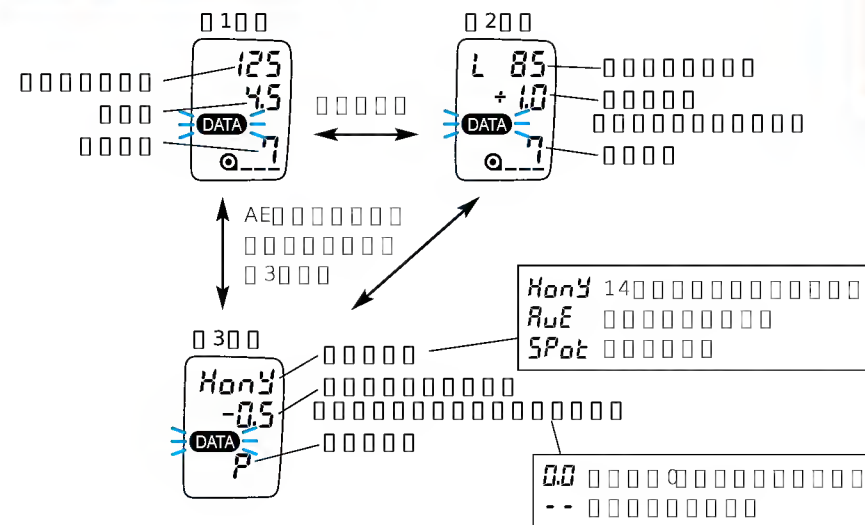
DATA OFF  
 DATA OFF  
 DATA OFF  
 DATA OFF

[illegible]

3.  ADJ .  
  
  

4. □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □  
□ □ □ □

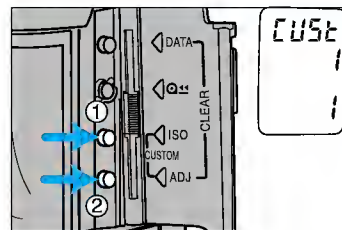
[illegible]



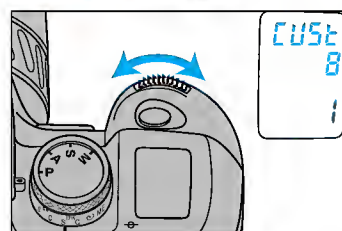


[illegible]

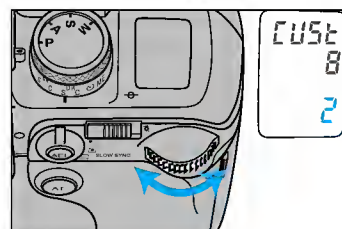
|         |             |
|---------|-------------|
| □ □ □ □ | 81□ □ □     |
| □ □ □   | 82□ 83□ □ □ |
| □ □     | 84□ 95□ □ □ |



**1.** ISO ADJ . CUST 1 CUST 2



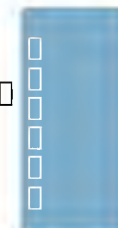
2. CUST 1 CUST 21



**3.**

**4.**

```
0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 1 0 0 0 0 0 0 0 0 0
0 0
0 LOCK
0 ON
0 CLR
0 0
```



| 項目      |                        | 内容 |                                          | ページ      |
|---------|------------------------|----|------------------------------------------|----------|
| CUST-1  | 000000000000<br>000000 | 1  | 000000000000                             | 84       |
|         |                        | 2  | 000000                                   |          |
| CUST-2  | 0000000                | 1  | 00                                       | 84       |
|         |                        | 2  | 00                                       |          |
| CUST-3  | 000000<br>00000000     | 1  | 00000000000000000000                     | 84<br>85 |
|         |                        | 2  | 00                                       |          |
|         |                        | 3  | 00000000000000000000                     |          |
| CUST-4  | 000000000000           | 1  | 00                                       | 86       |
|         |                        | 2  | 00                                       |          |
| CUST-5  | 0000000000<br>00000000 | 1  | 00                                       | 86       |
|         |                        | 2  | 00                                       |          |
| CUST-6  | 0000000000<br>0000000  | 1  | 000000000000                             | 86<br>87 |
|         |                        | 2  | 00000000000000000000<br>00000000000000   |          |
|         |                        | 3  | 00000000 AF000                           |          |
| CUST-7  | 0000000000             | 1  | 00000000000                              | 87       |
|         |                        | 2  | 000000000000000                          |          |
| CUST-8  | 0000000000             | 1  | 00                                       | 88       |
|         |                        | 2  | 00000000000000000000                     |          |
| CUST-9  | AF0000000<br>000000    | 1  | 00000000000000000000<br>0000000000000000 | 88       |
|         |                        | 2  | 00000000000000000000<br>00000000000000   |          |
| CUST-10 | AE00000000<br>0000     | 1  | 000000000000000000                       | 89       |
|         |                        | 2  | 00000000000000000000                     |          |
| CUST-11 | 000000000000           | 1  | 0000 → 000000 → 000000                   | 89       |
|         |                        | 2  | 000000 → 0000 → 000000                   |          |
| CUST-12 | 000000<br>000000       | 1  | 000000                                   | 90       |
|         |                        | 2  | 00000000000000                           |          |

| CUST-13 | 0000000000<br>000000                          | 1 | 50                                                                         | 90           |
|---------|-----------------------------------------------|---|----------------------------------------------------------------------------|--------------|
|         |                                               | 2 | 100                                                                        |              |
|         |                                               | 3 | 300                                                                        |              |
| CUST-14 | 00000000<br>0000000000<br>00000<br>0000000000 | 1 | 000000000000000000000000000.100                                            | 91           |
|         |                                               | 2 | 00000000000000000000000000.400                                             |              |
|         |                                               | 3 | AFF00000000000000000000000000000                                           |              |
| CUST-15 | 000000<br>0000000                             | 1 | 000000000 ON/OFF000                                                        | 91           |
|         |                                               | 2 | 0000000000000000000000000000000000<br>00000000000 ON                       |              |
|         |                                               | 3 | 0000000000000000000000000000000000<br>0000000000 OFF                       |              |
| CUST-16 | 00000000<br>0000000                           | 1 | 00                                                                         | 92           |
|         |                                               | 2 | 00                                                                         |              |
| CUST-17 | 00000000<br>0000                              | 1 | 0000000000                                                                 | 92           |
|         |                                               | 2 | 00000000000                                                                |              |
| CUST-18 | P/A/S0000<br>000000000                        | 1 | P00000000000000<br>A000000000000000<br>S0000000000000000000000000000000000 | 93<br><br>94 |
|         |                                               | 2 | P000000 Ps000000 PA<br>A/S000000                                           |              |
|         |                                               | 3 | 000000000000<br>00000000000000                                             |              |
| CUST-19 | 0000000<br>0000000                            | 1 | CUST-1800000000000                                                         | 94           |
|         |                                               | 2 | CUST-1800000000000                                                         |              |
| CUST-20 | 000000000                                     | 1 | 40000                                                                      | 95           |
|         |                                               | 2 | 0000                                                                       |              |
|         |                                               | 3 | 000000<br>0000000000000000000000000000000000                               |              |
| CUST-21 | 000000<br>00000000000                         | 1 | 00                                                                         | 95           |
|         |                                               | 2 | 0000000000000000000000000000000000                                         |              |



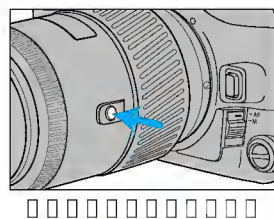
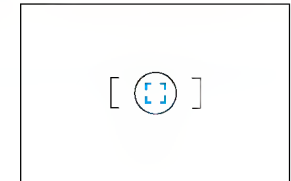
CUST-4

[illegible][illegible]

CUST-5

[illegible][illegible]

CUST-6

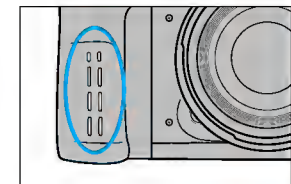
[illegible][illegible][illegible]

□ □ □ □ □ □ □ □ □ □ □ □ □

**AF**

CUST-7 □ □ □ □ □ □ □ □

00000000 ON 0000000000000000  
0000000000000000000000000000  
0000000000000000000000000000  
0000000000000000000000000000  
0000000000000000000000000000  
0000000000 OFF 00000000000000  
00000000



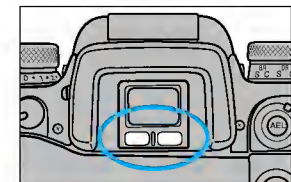
□ □ □ □ □ □ □ □

[illegible]

```

00000000 ON000000000000000000000000
00000000000000000000000000000000
0 00000000000000000000000000000000
 00000000
0 000000000000000000000000 ON00000000
 00000000000000000000000000000000
 00000000000000000000000000000000
 000000000000000000000000 OFF0000
 000000

```



□ □ □ □ □ □



CUST-12

1.

2.

CUST-13

1.50

2. 10□

3. 30□

CUST-14

A 3D coordinate system is shown with three axes: a vertical z-axis, a horizontal x-axis pointing to the right, and a y-axis pointing into the page. The axes are labeled with 'x', 'y', and 'z' at their ends.

1. 00000000000000000000000000.100

[illegible]

3. AF□□□□□□□□□□□□□□□□

CUST-15

1. ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ON/OFF ☐ ☐ ☐ ☐

[illegible]

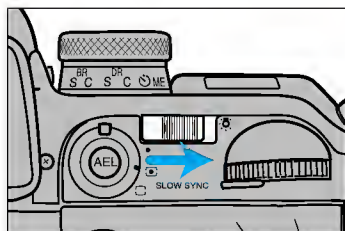
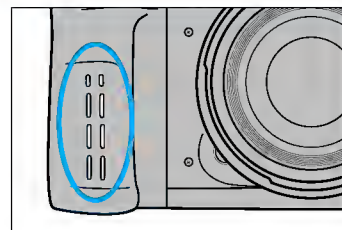
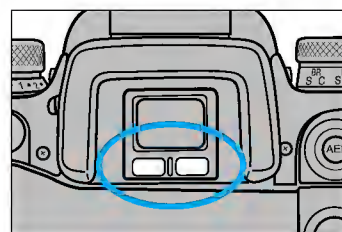
3. OFF

91

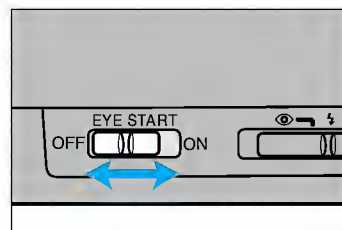


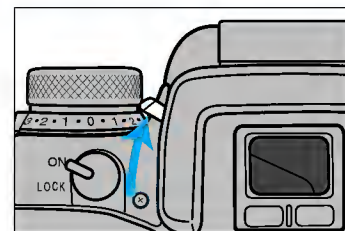






[illegible][illegible]

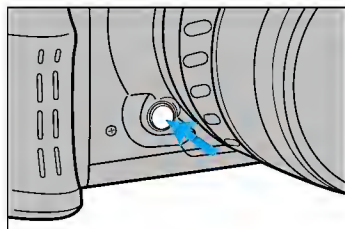
□ □ □ □ □ □ □ □ □ □ □ □

[illegible]

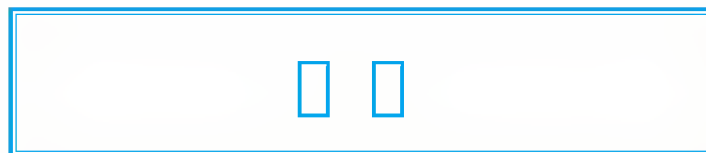
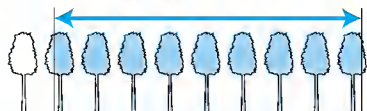
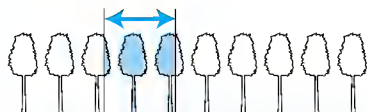
[illegible]

6. □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □  
□ □ □ □



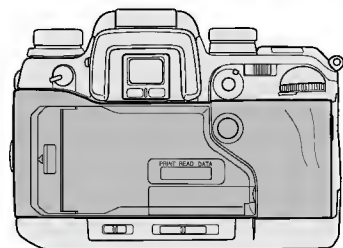
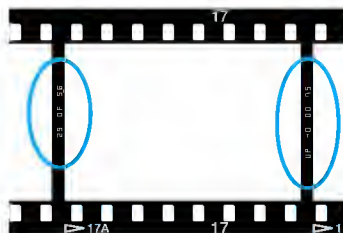
[illegible][illegible]

```
F1.4 F20
F22 F32
```

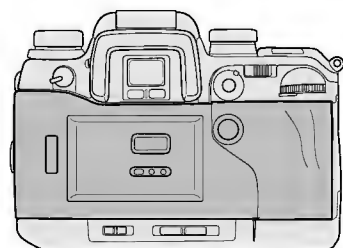


[illegible]

DM-9

[illegible]

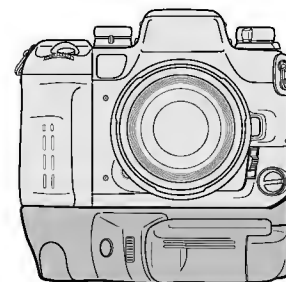
□ □ □ □ □ □ □ □ □ □ QD-9



☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐

☐ ☐ ☐ ☐ ☐ ☐

VC-9

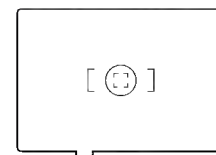
[illegible]

0 0 0 0 0 0 0 0 0 0 0 0  
 0 0 0 0 0 0 0 0 0 0 0 0 ON/OFF 0 0 0 0 0 0 0 0  
 0 0 0 0 AE 0 0 0 0 AF 0 0 0 0 0 0 0 0 0 0  
 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0

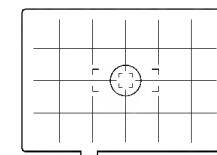
4□ □ □ □ □ □ □

[illegible]

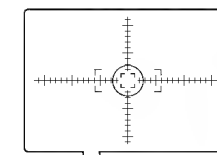
□ □ □ □ □ □ □ □ □ □ □ □ □ □ 9

[illegible][illegible]

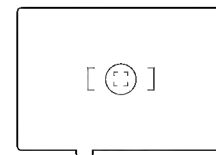
GO



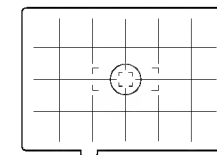
40



S□



M□



ML□





☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐ ☐

☐ ☐

$\alpha$ -X<sub>i</sub>VMD-MC

0000000000000000000000000000000000000000000000000000000  
0000000000000000000000000000000000000000000000000000000  
▫ 0000000000 5400HS▫ 5400xi▫ 3500xi▫ 2000xi▫ 5200i▫ 3200i▫ 2000i▫  
0000000000 SF-1▫ 000000000000000000  
▫ AF▫ 0000000000000000000000000000000000000000000000000000  
00  
▫ 0000000000 4000AF▫ 2800AF▫ 1800AF▫ 0000000000 1200AF▫ 0000  
00000000000000000000000000000000000000000000000000000000  
▫ 000000000000000000000000000000000000 FS-1100▫ 00000000  
▫ 000000▫ AF▫ 000000000000

104

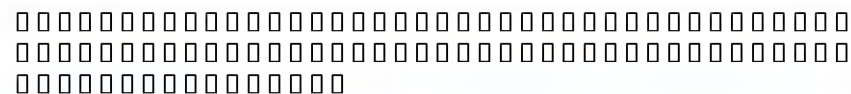
[illegible]

□ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □ □

CG-1000 DR-1000



1998 11

106107







